

Prof. Dr.-Ing. Johann Siegl
Wissenschaftliche Veröffentlichungen

/1/	Siegl J.: "Phasenkonstante und Wellenwiderstand einer Schlitzleitung mit rechteckigem Schirm und endlicher Metallisierungsdichte", Frequenz 31, Heft 7, (1977) S. 216-219
/2/	Siegl J.: "Ein Verfahren zur Berechnung der Phasenkonstanten und der Feldverteilung von Wellentypen auf einer Schlitzleitung mit rechteckigem Schirm und endlicher Metallisierungsdichte", Kleinheubacher Berichte, Band 21, (1978) Herausgeber FTZ
/3/	Siegl J.: "Numerische Berechnung der Grundwelle und der höheren Wellentypen auf einer Schlitzleitung mit rechteckigem Schirm und endlicher Metallisierungsdichte", Dissertation, (1978) TU-Berlin, D83
/4/	Siegl J.: "Grundwellen und höhere Wellentypen auf FIN-Leitungen", Frequenz 34, Heft 7, (1980) S. 196-200
/5/	Siegl J.: "Meßverfahren zur Bestimmung der Induktivität von Bondverbindungen in integrierten Mikrowellenschaltungen", Frequenz 35, Heft 8, (1981) S. 224-228
/6/	Siegl J., Tulaja V., Hoffmann R.: "General Analysis of Interdigitated Microwave Couplers", Siemens Forschungs- und Entwicklungsberichte, Ausgabe 10, Heft 4, (1981) S. 228-236
/7/	Siegl J., Tulaja V., Hoffmann R.: "Calculated and Measured Parameters of Indigitated Microstrip Couplers", Siemens Forschungs- und Entwicklungsberichte, Ausgabe 10, Heft 5, (1981) S. 271-279
/8/	Hoffmann R., Siegl J.: "Microstrip-Slot Coupler Design I: Practical Aspects", IEEE Trans. on MTT, Ausgabe 30, Heft 8, (1982) S. 1205-1210
/9/	Hoffmann R., Siegl J.: "Microstrip-Slot Coupler Design II: S-Parameters of Uncompensated and Compensated Couplers", IEEE Trans. on MTT, Ausgabe 30, Heft 8, (1982) S. 1211-1216
/10/	Siegl J.: "Rechnersimulation von Schaltungen"; Elektronik, Ausgabe vom 12.-15.6, (1984) S. 57-63
/11/	Siegl J.: "Monolithisch integrierte Mikrowellenschaltungen", Elektronik, Ausgabe vom 18.8-7.9, (1984) S. 80-85
/12/	Siegl J.: "Entwurf mikroelektronischer Schaltungen: Übersichtsdarstellung"; Elektronik, Ausgabe vom 17.-23.8, (1985) S. 146-150
/13/	Siegl J.: "Design and Optimization of Planar Directional Couplers", European Microwave Conference, (1985) Paris, Symposium Digest
/14/	Siegl J.: "Planare Richtkoppler in integrierten Mikrowellenschaltungen - Grundlagen" Frequenz 39, Heft 4, (1985) S. 90-98
/15/	Siegl J., Hoffmann R.: "Entwurf und Entwicklung von planaren Richtkopplern mit verbesserter Richtwirkung", Frequenz 39, (1985) Heft 4, S.99-107
/16/	Siegl J.: "Schaltungssimulation mit Layoutdaten für Hochgeschwindigkeitsschaltkreise", MIOP-Fachtagung, (1986) Wiesbaden, Tagungsband
/17/	Siegl J.: "'PLANAR' - ein Programm zur Simulation von Hochfrequenzschaltungen mit verteilten Leiterstrukturen", Frequenz 40, Heft 8, (1986) S. 209-214
/18/	Diestel H., Siegl J.: "Gekoppelte Mehrleiterstrukturen mit planaren Leitungen endlicher Dicke", Frequenz 40, Heft 2, (1986) S. 41-45
/19/	Siegl J., Wirth K.-H.: "Ein Ansatz zur layoutorientierten Schaltungssimulation mit dem Programm PLANAR - Grundlagen", Mikrowellenmagazin, Heft 2 (1987)
/20/	Wirth K.-H., Siegl J.: "Gehäuseeinfluß auf Mikrostreifenleitungsstrukturen", MIOP-Fachtagung, (1987) Wiesbaden, Tagungsband
/21/	Siegl J.: "Verstärkeranordnung in FIN-Leitungstechnik", Patentschrift DE 3500501-C2, Patenterteilung 21.1.1988
/22/	Siegl J.: "Ein Ansatz zur layoutorientierten Schaltungssimulation", 3. E.I.S.-Workshop, (1987) Wissenszentrum Bonn, Tagungsband der GMD
/23/	Wirth K.-H., Siegl J.: "Zur Schaltkreissimulation mit verkoppelten Mehrleitersystemen", Frequenz 42, Heft 11/12, (1988) S. 305-313
/24/	Siegl J., Wirth K.-H.: "Erweiterung eines Circuit-Simulators zur Berücksichtigung von Strukturen der Aufbau- und Verbindungstechnik", 4. E.I.S.-Workshop, (1988) Wissenszentrum Bonn, Tagungsband der GMD
/25/	Hofbeck M., Brückner E., Siegl J.: "Samplingeinheit mit Zeitbasis nach PLL-Prinzip", Elektronik, Heft

	23 (1989)
/26/	Siegl J., Eichele H.: "Lehrkonzept für das Design von integrierten Schaltungen", Elektronik, Heft 2 (1990)
/27/	Siegl J.: "Schaltkreis- und Systemsimulation unter Berücksichtigung der Aufbau- und Verbindungstechnik", Mikroelektronik, Heft 4 (1990)
/28/	Siegl J., Wirth K.-H., Michelfeit R.: "Erweiterung eines CAE-Systems zur Berücksichtigung der Aufbau- und Verbindungstechnik bei der Entwurfsverifikation", Frequenz 44, Heft 11/12 (1990)
/29/	Siegl J., Seitz R.: "Strukturmodelle für die planare Leitungsdiskontinuität", Frequenz 45, Heft 2 (1991)
/30/	Siegl J., Wirth K.-H.: "Circuit and System Simulation considering Interconnects in High Frequency Digital Applications" (1992)
/31/	Siegl J., Roth R.: "Systemneutrale Datenbasis in offenen integrierten Entwurfssystemen", VDE/ITG-Fachtagung Analoge Analyse Paderborn (1992)
/32/	Siegl J., Wirth K.-H.: "Modelle für aus Layoutdaten extrahierte Verbindungsstrukturen", VDE/ITG-Fachtagung Analoge Analyse Paderborn (1992)
/33/	Siegl J., Wirth K.-H.: "Schaltungs- und Systemsimulation mit Berücksichtigung der Aufbau- und Verbindungstechnik", VDE/ITG-Fachtagung Analoge Analyse Paderborn (1992)
/34/	Siegl J., Völk N., Hofbeck M.: "Klein aber fein - Bit-Fehlermessung mit einem Gate-Array-Baustein", Elektronik, Heft 23 (1992)
/35/	Siegl J., Wirth K.-H.: "Werkzeuge für den Entwurf störsicherer Elektronik-Systeme", Elektronik-Praxis, Heft 24 (1992)
/36/	Siegl J., Körner J., Hofbeck M.: "Fuzzy steuert Bandiermaschine", Elektronik 17/1993
/37/	Siegl J.: "Datenbasis-Management für modernes Baugruppendesign", CADs&SMT, Heft 2 (1994)
/38/	Siegl J.: "Ordnung mit Objektklassen im Design-Prozess", CADs&SMT, Heft 9, (1996) Seite 11-14
/39/	Siegl J.: "Konfigurieren statt programmieren", Design&Elektronik, Heft 9, (1997)
/40/	Popp-Novak F., Rötter G., Siegl J.: "Automatische Überprüfung von EMV-Regeln", F&M 105, (1997) Seite 718-722
/41/	Siegl J.: "Meta-Datenverwaltung im Design-Prozess", CADs&SMT, Heft 6, (1998)
/42/	Siegl J.: "Datenintegrität im Elektronik-Designprozess sicherstellen", Elektronik, Sonderdruck, Ausgabe 4 (1999)
/43/	Schmid U., Siegl J.: "Data Management for Electronic System Design Environment", MPC-Fachtagung, Göppingen, 2002
/44/	Siegl J., Bachhuber M.: "Datenbankbasierte Modellverwaltung", MPC-Fachtagung, Konstanz, 2003
/45/	Pochayevets O., Eichele H., Siegl J.: „HDL Preprocessor“, Patent No. 01924969.7-2201-US0111931, 2003
/46/	Kodl G., Tremmel J., Voigt C., Siegl J.: „Entwicklung eines integrierten optoelektronischen Berührungssensors“, URSI-Fachtagung Advances in Radio Science, Kleinheubach, 2005
/47/	Siegl J.: „WebLessons für die Online-Weiterbildung im Bereich RF-Design“, EEEfCOM 2007, Ulm
/48/	Kollmannthaler, B.; Frühauf, Holm; Fraunhofer Institut IIS, Erlangen; Siegl J., Ohm-Hochschule, Nürnberg: „RF-Frontend für ein 2.45GHz-MIMO-System zur praktischen Erprobung“, EEEfCOM 2008, Ulm

Buch-Veröffentlichungen

/1/	Beiträge (einige Kapitel) zum „Taschenbuch der Hochfrequenztechnik“, Herausgeber: Meinke, Gundlach; Springer Verlag, 1992, 5. Auflage
/2/	Siegl J., Eichele, H.: "Hardwareentwicklung mit ASIC", Hüthig Verlag, 1990
/3/	Siegl J.: "Schaltungstechnik – Analog und gemischt analog/digital", Springer Verlag, 2003; 2. Auflage 2006; 3. Auflage 2008